

W805 芯片设计指导书

V1.0

北京联盛德微电子有限责任公司 (Winner Micro)

地址：北京市海淀区阜成路 67 号银都大厦 18 层

电话：+86-10-62161900

网址：www.winnermicro.com

文档修改记录

版本	修订时间	修订记录	作者	审核
V1.0	2021/08/23	初稿	Linda	

Winner Micro

目录

文档修改记录	5
1 概述	7
2 管脚定义	8
3 芯片外围电路设计	11
3.1 RESET 复位电路设计	11
3.2 参考时钟电路设计	12
3.3 ADC 电路设计	12
3.4 GPIO 设计	13
3.5 WAKEUP 电路设计	13
3.6 Touch Sensor 设计	13
3.7 下载口	14
3.8 电源设计	14
3.9 参考设计原理图	15
4 Layout 设计	15

1 概述

W805 芯片是一款安全 IoT MCU 芯片。芯片集成 32 位 CPU 处理器, 内置 UART、GPIO、SPI、SDIO、I²C、I²S、7816、ADC、TouchSensor 等数字接口; 支持 TEE 安全引擎, 支持多种硬件加解密算法, 内置 DSP、浮点运算单元与安全引擎, 支持代码安全权限设置, 内置 1MBFlash 存储器, 支持固件加密存储、固件签名、安全调试、安全升级等多项安全措施, 保证产品安全特性。适用于小家电、智能家居、智能玩具、工业控制、医疗监护等广泛的物联网领域。

2 管脚定义

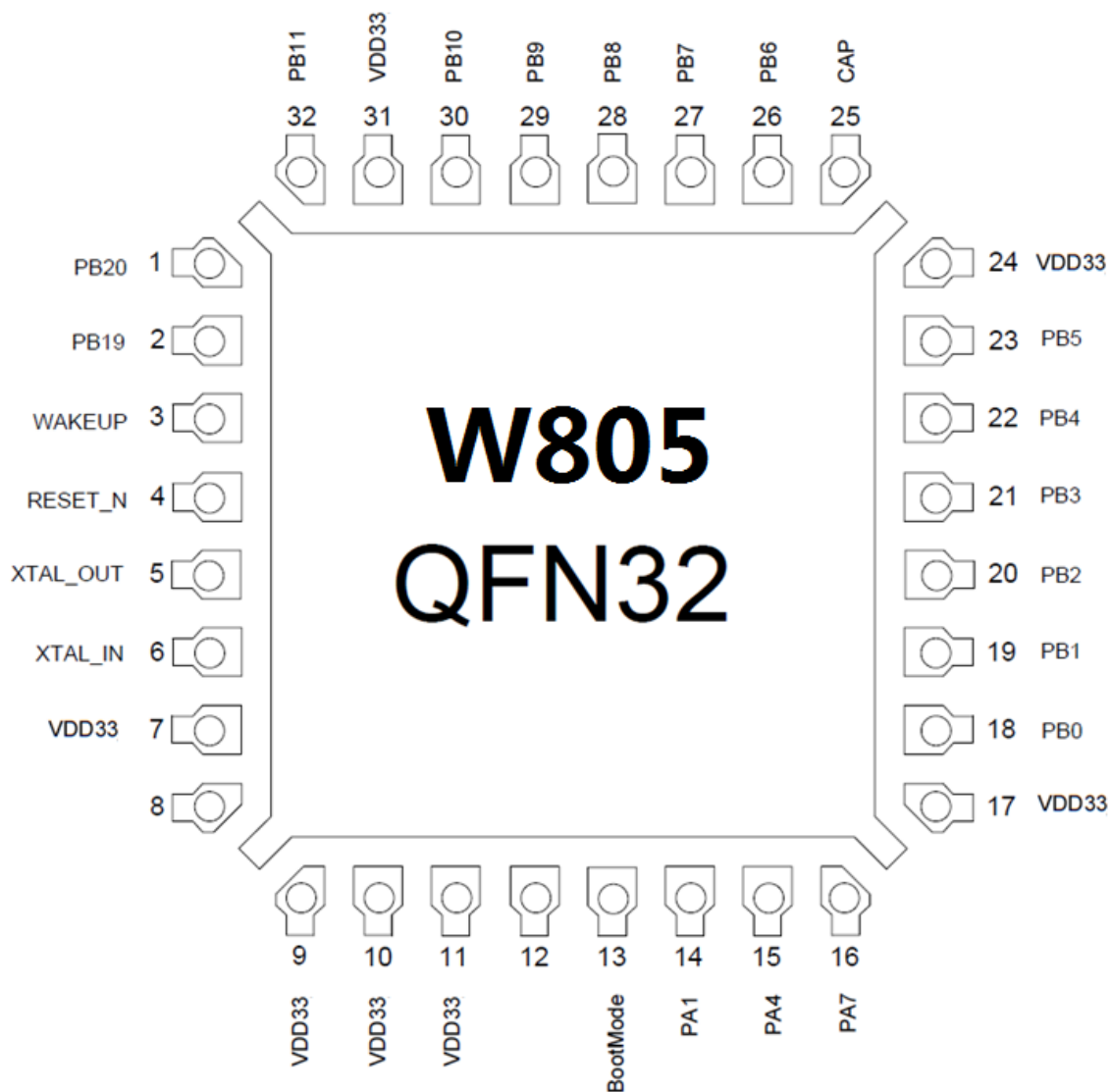


图 2-1 管脚布局图 (QFN32)

表 2-1 管脚分配定义 (QFN32)

编号	名称	类型	复位后管脚功能	复用功能	最高频率	上下拉能力	驱动能力
1	PB_20	I/O	UART_RX	UART0_RX/PWM1/UART1_CTS/I ² C_SCL	10MHz	UP/DOWN	12mA
2	PB_19	I/O	UART_TX	UART0_TX/PWM0/UART1_RTS/I ² C_SDA	10MHz	UP/DOWN	12mA
3	WAKEUP	I	WAKEUP 唤醒功能			DOWN	
4	RESET	I	RESET 复位			UP	
5	XTAL_OUT	O	外部晶振输出				
6	XTAL_IN	I	外部晶振输入				
7	VDD33	P	芯片电源, 3.3V				
8	NC						
9	VDD33	P	芯片电源, 3.3V				
10	VDD33	P	芯片电源, 3.3V				
11	VDD33	P	芯片电源, 3.3V				
12	NC						
13	BOOTMODE	I/O	BOOTMODE	I ² S_MCLK/LSPI_CS/PWM2/I ² S_DO	20MHz	UP/DOWN	12mA
14	PA_1	I/O	JTAG_CK	JTAG_CK/I ² C_SCL/PWM3/I ² S_LRCK/ADC0	20MHz	UP/DOWN	12mA
15	PA_4	I/O	JTAG_SWO	JTAG_SWO/I ² C_SDA/PWM4/I ² S_BCK/ADC1	20MHz	UP/DOWN	12mA

16	PA_7	I/O	GPIO,输入, 高阻	PWM4/LSPI_MOSI/I ² S_MCK/I ² S_DI /Touch0	20MHz	UP/DOWN	12mA
17	VDD33	P	芯片电源, 3.3V				
18	PB_0	I/O	GPIO,输入, 高阻	PWM0/LSPI_MISO/UART3_TX/PSRAM_ CK/Touch3	80MHz	UP/DOWN	12mA
19	PB_1	I/O	GPIO,输入, 高阻	PWM1/LSPI_CK/UART3_RX/PSRAM_CS /Touch4	80MHz	UP/DOWN	12mA
20	PB_2	I/O	GPIO,输入, 高阻	PWM2/LSPI_CK/UART2_TX/PSRAM_D0 /Touch5	80MHz	UP/DOWN	12mA
21	PB_3	I/O	GPIO,输入, 高阻	PWM3/LSPI_MISO/UART2_RX/PSRAM_ D1/Touch6	80MHz	UP/DOWN	12mA
22	PB_4	I/O	GPIO,输入, 高阻	LSPI_CS/UART2_RTS/UART4_TX/PSRA M_D2/Touch7	80MHz	UP/DOWN	12mA
23	PB_5	I/O	GPIO,输入, 高阻	LSPI_MOSI/UART2_CTS/UART4_RX/PS ARM_D3/Touch8	80MHz	UP/DOWN	12mA
24	VDD33	P	芯片电源, 3.3V				
25	CAP	I	外接电容, 4.7μF			-	
26	PB_6	I/O	GPIO, 输入, 高阻	UART1_TX/MMC_CLK/HSPI_CK/SDIO_ CK/Touch9	50MHz	UP/DOWN	12mA
27	PB_7	I/O	GPIO, 输入, 高阻	UART1_RX/MMC_CMD/HSPI_INT/SDIO _CMD/Touch10	50MHz	UP/DOWN	12mA

28	PB_8	I/O	GPIO, 输入, 高阻	I^2 S_BCK/MMC_D0/PWM_BREAK/SDIO_D0/ Touch11	50MHz	UP/DOWN	12mA
29	PB_9	I/O	GPIO, 输入, 高阻	I^2 S_LRCK/MMC_D1/HSPI_CS/SDIO_D1/ Touch12	50MHz	UP/DOWN	12mA
30	PB_10	I/O	GPIO, 输入, 高阻	I^2 S_DI/MMC_D2/HSPI_DI/SDIO_D2	50MHz	UP/DOWN	12mA
31	VDD33	P	芯片电源, 3.3V				
32	PB_11	I/O	GPIO, 输入, 高阻	I^2 S_DO/MMC_D3/HSPI_DO/SDIO_D3	50MHz	UP/DOWN	12mA
33	GND	P	芯片底部接地 PAD				

注: 1. I = 输入, O = 输出, P = 电源

3 芯片外围电路设计

3.1 RESET 复位电路设计

复位电路建议设计为 RC 电路, 上电自动复位, W805 低电平复位。如果使用外部控制 RESET 管脚, 当电平值低于 2.0v 时, 芯片处于复位状态。复位时低电平需持续 100us 以上, 见图 3-1。

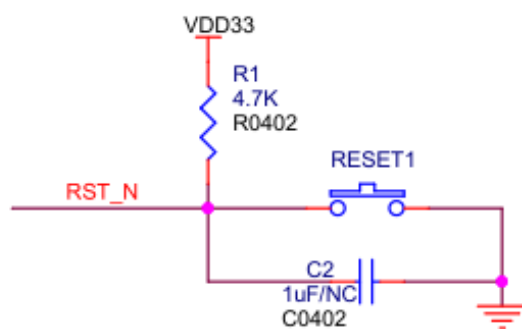


图 3-1 复位电路

3.2 参考时钟电路设计

芯片参考时钟选用 40MHz 频率，客户根据实际产品需求选用不同温度等级、稳定度、负载电容值的晶体，。晶体两端所接负载电容根据不同厂家晶体及频偏情况需要调整。参考设计中见图 3-2。

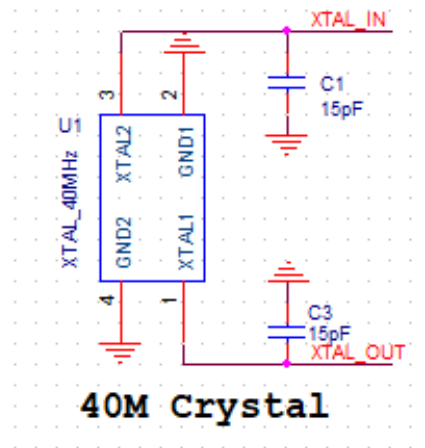


图 3-2 晶体电路

时钟摆放尽量靠近芯片，尽量短，并且远离干扰源，时钟周围多地孔隔离。时钟下面各层禁止其它走线穿过，防止干扰时钟源。

3.3 ADC 电路设计

芯片 14 脚（PA1）及 15 脚（PA4）脚可以作为普通 ADC 使用，输入电压范围 0~2.4V。当高于 2.4V 时外部需做分压处理后才可进入 ADC 接口。为提高精度，R1 和 R2 需使用高精度电阻。根据 Sensor 输出电压值选择合适的 R1，R2 电阻值分压。如图 3-3 所示。

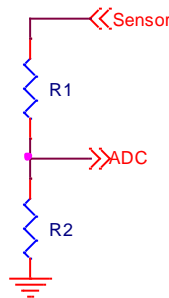


图 3-3 ADC 分压电路

3.4 GPIO 设计

芯片上电后 1, 2 脚默认为 UART0 端口, 该端口提供下载及 AT 指令端口以及 log 输出端口。客户使用时注意不要随意使用该端口作为 GPIO 使用, 防止被占用无法下载及调试。在系统起来后, 该端口可以复用为其它端口使用。如果该端口被占用, 可以按照 3.7 章节操作。

表 3-2 芯片 UART0 管脚说明

1	PB20	I/O	UART0_RX
2	PB19	I/O	UART0_TX

其余各个管脚复用关系及使用见表 2-1。所有 GPIO 如果配置上拉电阻, 典型上拉电阻值为 40K, 如果配置为下拉, 典型下拉电阻值为 49K。

3.5 WAKEUP 电路设计

芯片进入休眠状态后, 可用 WAKEUP 功能唤醒芯片, WAKEUP 管脚输入高电平即可唤醒休眠状态中的芯片。芯片在正常工作状态时, WAKEUP 脚为低电平, 可以下拉 10K 电阻。

注意, 如不使用 WAKEUP 功能, 此管脚可以悬空或下拉, 不可以上拉。

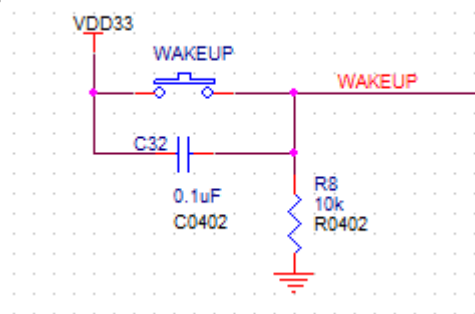


图 3-5 WAKEUP 电路

3.6 Touch Sensor 设计

W805 内部集成 11 个 Touch Sensor。详细管脚定义见表 2-1。设计时需注意走线及外部电路对寄生

电容的影响，寄生电容的大小直接影响到 Touch Sensor 的灵敏度。

图 3-6 是触摸电容分布示意图，其中 C_{ground} 是触摸电路参考地和大地之间的电容， $C_{component}$ 是芯片内部寄生电容， C_{trace} 走线与电路参考地之间的寄生电容， $C_{electrode}$ 触摸电极与电路参考地之间的寄生电容， C_{touch} 手指与触摸电极所形成的相对于大地的电容。

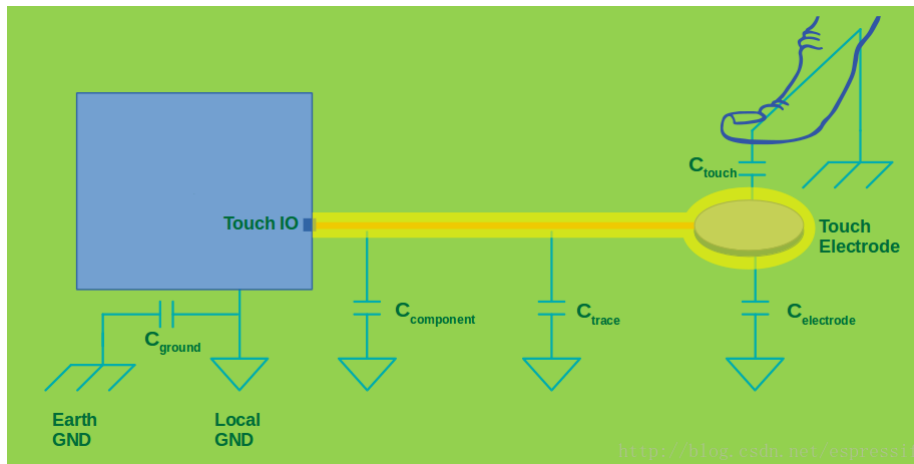


图 3-6 触摸电容分布示意图

寄生电容 C_p (即未发生触摸动作时的电容) = $C_{component} + C_{trace} + C_{electrode}$ 。发生触摸动作时，系统总电容的变化量 $\Delta C = C_{touch}$ ，常见 C_{touch} 约为 5pF~15pF。当寄生电容 C_p 越小， C_{touch} 越大时，触摸动作越容易被系统检测到，即触摸传感系统的灵敏度就越高。使用该部分功能时，需参考《W805_touch_sensor 软硬件设计指南 v1.0》文档相关内容。

3.7 下载口

W805 芯片默认 UART0 为下载口，芯片无固件初始下载时，直接连接 UART0 接口，通过相关下载软件即可实现固件下载。当芯片内有固件，再次进入下载模式，可以通过拉低 BOOTMODE，然后上电进入下载模式。下载完成后去掉 BOOTMODE 拉低的操作，需要重启，固件才能运行。

3.8 电源设计

芯片供电电压：3.3V,正常工作供电范围：3.0V-3.6V。请勿超过该范围，超过 3.6V 可能会对芯片造成

永久性损坏，低于 3.0V 可能整体性能会下降，总电流建议 500mA 以上。芯片每个电源输入脚应放置相应滤波电容。

3.9 参考设计原理图

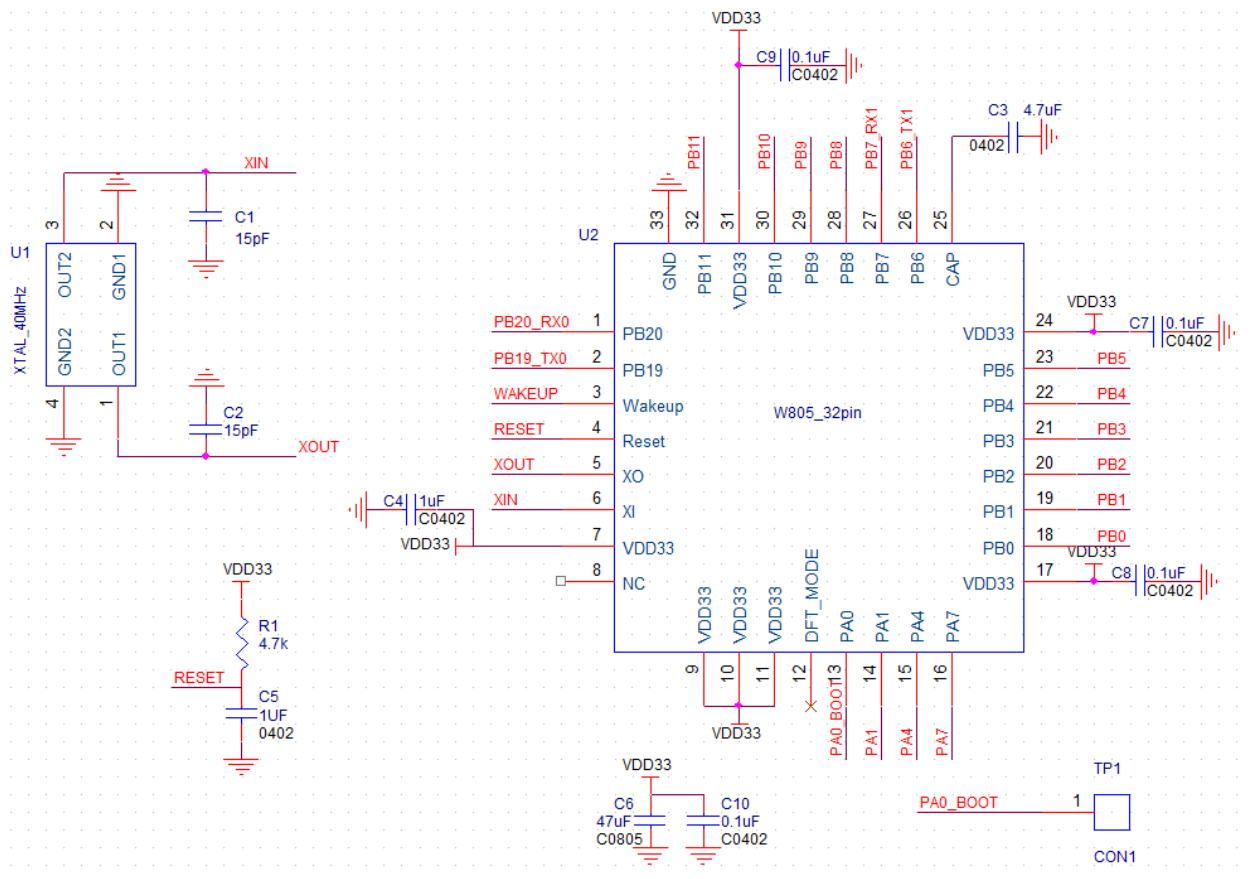


图 3-8 参考设计

4 Layout 设计

W805 芯片中间 PAD 是散热地焊盘，需要接地处理，同时需要打孔，跟地良好接触散热，中间肚皮过孔不要做开窗设计。如图 4-1。

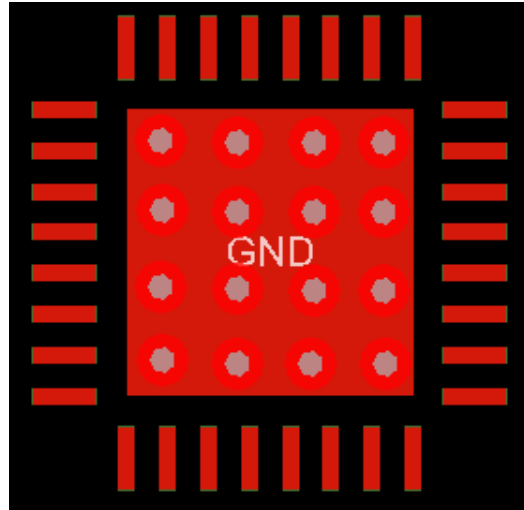


图 4-1 接地焊盘处理